

**ANÁLISE E DESENVOLVIMENTO DE SISTEMAS – TADS**

Arquitetura de Computadores

**Professor**: SARAH THOMAZ DE LIMA

**Alunos**: Adlem Dutra e Breno Oliveira e Victor Hugo

**Definição da arquitetura**

* **Tamanho das memórias**: Cache: 4mb, RAM: 4gb.

Vetor: 60 posições. (40 para instruções e 20 para dados).

* **Modelo de memória**: alinhada.
* **Forma de endereçamento**: sem endereçamento a memória.
* **Projeto Arquitetura**: de Pilha.
* **Quantidade de registradores**: 10.
* **Tipos de dados**: Caractere (8 bits), inteiro (32 bits), inteiro curto (16 bits).
* **Formato e tipos de instruções**: Lógicas e Aritméticas.

(0 endereços)

Transferência de dados:

POP

PUSH

Aritimética:

ADD

SUB (SUBTRACT)

MULT (MULTIPLY)

DIV (DIVIDE)

Lógica:

AND

OR

NOT

XOR